



GET THE FUTURE YOU WANT

UNIVERSITÀ
DEGLI STUDI
DELL'AQUILA



DIIE

Dipartimento
di Ingegneria Industriale
e dell'Informazione
e di Economia

Technical seminar

THE DIGITAL DESIGNER AND ITS ROLE IN THE GLOBAL ELECTRONICS INDUSTRY

UnivAQ Polo Roio - 30 novembre 2022, ore 14:30 - 17:00, aula A-1.5

Il ruolo di ASIC / FPGA designer è comune a circa 50-100.000 professionisti nel mondo: rappresenta un eccellente percorso per un posizionamento professionale sul mercato mondiale, poiché l'esperienza, le conoscenze e la professionalità che richiede sono identiche in ogni parte del Globo.

Le opportunità di intraprendere questo cammino in Italia sono rilevanti, sia per la qualità della formazione accademica, che per il significativo aumento della richiesta interna. Contemporaneamente, questa figura sta mutando in qualcosa che va molto al di là del consueto ruolo di VHDL / Verilog coding, rendendolo più variegato e integrato con altre discipline: da una parte, l'evoluzione verso nodi tecnologici avanzati richiede che il focus del designer si sposti verso aspetti analogici ed elettrici che un tempo potevano serenamente essere ignorati, mentre dall'altra la complessità e la dimensione dei nuovi dispositivi richiede di esplorare strumenti di progettazione di più alto livello.

AGENDA

- Presentazione Capgemini Engineering, a cura di Zagreus Crivellaro - HR Professional
- Seminario tecnico, «IC/FPGA Flow: Digital Design Flow», a cura di Claudio Sinisi – Architect/FPGA Offer Leader e Fabio Campi – ASIC Technology Expert
- Presentazione tracce tesi
- Q&A

L'evento è organizzato da **Capgemini Engineering** in collaborazione con i Professori Alfiero Leoni e Vincenzo Stornelli del **corso di laurea magistrale in Ingegneria Elettronica**, Dipartimento di Ingegneria Industriale e dell'Informazione e di Economia dell'Università degli Studi dell'Aquila.

Info: alfiero.leoni@univaq.it - zagreus.crivellaro@capgemini.com

**GET THE FUTURE
YOU WANT**

www.capgemini-engineering.com

